PATENT ABSTRACTS OF JAPAN

KOKOKU Publication No 1-30082

(11)Publication number:

56-126752

(43)Date of publication of application: 05.10.1981

(51)Int.CI.

GO1N 23/22

(21)Application number: 55-030745

(71)Applicant: NIPPON TELEGR & TELEPH CORP <NTT>

(22)Date of filing: 11.03.1980

(72)Inventor: KUJI NORIO

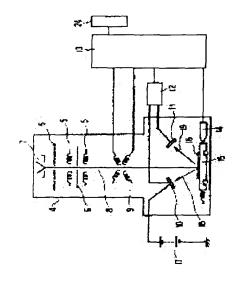
WADA YASUSHI

(54) INSPECTING DEVICE FOR DEFECT OF MASK

(57)Abstract:

PURPOSE: To make inspection highly speedy by applying electron beams on the mask to be inspected, detecting reflected electrons by a reflected electron inspector, detecting the secondary electrons by a secondary-beam detector and operating the outputs of these two detectors in a prescribed manner.

CONSTITUTION: A scanning-type electron beam mirror tube 4 has the secondary- electron detector 10 provided above a stage 15 whereon the mask 16 to be inspected is placed, the reflected electron detector 11 provided above the stage 15 and the operation circuit 12 connected to these two electron detectors 10 and 11. While the reflected electrons generated by application of electron beams on the mask 16 to be inspected are detected by the reflected electron detector 11, the secondary-electrons generated by the application are detected by the secondary-electron detector 11, prescribed operation based on the outputs of both detectors 10 and 11 is performed by the operation circuit 12, the operated values thereof are utilized as a pattern information on the mask 16 to be inspected, and thereby the defect in the mask 16 is inspected.



10 特許出顧公告

@特 許 公 報(B2)

平1 - 30082

@Int_Cl_4

識別記号

庁内整理番号 B-8304-2F ❷❸公告 平成1年(1989)6月16日

G 01 B 15/00 H 01 L 21/66 B-8304-2F 6851-5F

発明の数 1 (全5頁)

公発明の名称 バタン欠陥検査装置

②特 顧 昭55-30745

❸公 開 昭56-126752

❷出 閲 昭55(1980)3月11日

❸昭56(1981)10月5日

砂発明者 久慈

憲夫

麼

東京都武蔵野市緑町三丁目 9 番11号 日本電信電話公社武 蔵野電気通信研究所内

砂発 明 者 和 田

東京都武蔵野市緑町三丁目 9 番11号 日本電信電話公社武蔵野電気通信研究所内

⑪出 顧 人 日本電信電話株式会社

東京都千代田区内幸町1丁目1番6号

10代理 人 井理士中村 純之助

客查官 白石 经参考文献 特開 阿

白 石 光 男 特開 昭50-56283(JP,A)

特開 昭52-73788 (JP, A)

1

の特許請求の範囲

1 走査型電子ビーム鏡筒の試料が載置されるステージの上方に設けた二次電子検出器と、上記ステージの上方に設けた反射電子検出器とを備え、電子ビームの上記試料への照射によつて発生することで電子を上記二次電子検出器で検出するとともに、上記照射によつて発生する反射電子を上記反射電子検出器で検出して、マスク、半導体ウェハの少なくとも一方のパタン欠陥を検査する装置において、上記二次電子検出器および上記反射電子 10 検出器に接続されかつ上記両検出器の出力に線形 演算を行なう演算回路を具備することを特徴とするパタン欠陥検出装置。

発明の詳細な説明

この発明はLSIマスク等のマスク、半導体ウエ 15 ハの少なくとも一方のパタン欠陥を検査する装置 に関するものである。

従来のマスクのパタン欠陥検査装置としては、第1図に示すように、レーザ光スポット3でマスク上を走査し、その反射光検出出力をマスク本体 20 1′上に形成された金属パタン1の有無に対応した1あるいは0のデータに離散化したのち、そのデータと所定の設計データあるいは標準パタンとのパタン対比を計算機によつて行なうようにしたものがある。しかし、この装置にあつては、レー 25

2
ザ光を用いかつ単一の検出器を用いることに起因する次のような問題がある。

- (1) パタン欠陥の原因となるマスク上の付着物に対する解像度が低い。たとえば、付着物2の反射率が金属パタン1の反射率に較べて低い場合には、検出器出力の離散化操作で見逃し易く、また反射光量が同等の場合には、付着物2があるか否かの識別が困難である。このような問題に対しては、反射光のみを捕える単一の検出系にのみ依拠しかつ2値の離散化操作のみを行なう装置では対処が不可能であるということができる。
- (2) 走査回数を減すことによる高速化が困難である。たとえば、第1図において、フェーズ(A)とフェーズ(B)とではデータのサンプリングタイミングが異なるので、検出出力が異なり、フェーズ(A)では付着物2を見逸し、またフェーズ(B)では付着物2を過小評価をするおそれがある。それ故、スポット3のサイズを最小線幅よりかなり小さくする必要がある。
- (3) 処理の高速化の面で限界がある。すなわち、 レーザ光を用いる場合には、マスク上走査はレ ンズ系またはステージの機械的移動に依拠せざ るを得ず、それ故全電気的制御ができないの で、走査と走調を合せたデータ収集に多大な時

間を要する。

また、従来のパタン欠陥検査装置には電子ピ ームを用いたものがある。この装置において は、電子ピームをマスク上に走査し、照射線か レーザ光の場合と同様に標準パタンと比較して

3

しかしながら、この装置においては、X線、オ ージェ電子、電子励起ルミネセンス等が分離され を占める二次電子、反射電子は分離されることな く単一の検出器で検出されていたため、次のよう な問題点がある。

- (1) マスク上の付着物に対する解像度が低い。た とえば、入射電子数に対する二次電子発生率 15 中央処理装置(CPU)である。 &、入射電子数に対する反射電子発生率&は表 面の物質により変化するが、付着物の上で一方 の発生率たとえば二次電子発生率&が増大した 分だけ他方の発生率すなわち反射電子発生率δ。 から、検出器の出力は変化せず、その部分の付 着物を見逃すことになる。
- (2) 二次電子と反射電子とを分離せずに単一の検 出器で検出し、しかも詳細に分析するには、X X線等の信号量は小さいので、能率が悪い。
- (3) 試料によつては識別できない場合があるか ら、対象とする表面物質が変つたときに柔軟に 対応できない。

れたもので、パタン欠陥検査の精度向上と高速化 を図ることのできるパタン欠陥検査装置を提供す ることを目的とする。

この目的を達成するため、この発明において テージの上方に設けた二次電子検出器と、上記ス テージの上方に設けた反射電子検出器とを備え、 電子ピームの上記試料への照射によつて発生する 二次電子を上記二次電子検出器で検出するととも 射電子検出器で検出して、マスク、半導体ウエハ の少なくとも一方のパタン欠陥を検査する装置に おいて、上記二次電子検出器および上記反射電子 検出器に接続されかつ上記両検出器の出力に線形 演算を行なう演算回路を設ける。

第2図はこの発明に係るマスクのパタン欠陥検 査装置の構成を示す概略図である。図において、 4 は走査型電子ピーム鏡筒で、走査型電子ピーム ら発生する種々の信号を各々の検出器で捕え、 5 鏡筒4は電子銃 7 、アパーチャ 6 、 レンズ系 5 、 偏向系 9、<u>被検査マスク16</u>が載置されるステー ジ15、ステージ駆動系1.4等によって構成され ている。10はステージ15の上方に設けた二次 電子検出器、17は高圧パイアス、11はステー て検出されていたにも拘らず、信号成分の大部分 10 ジの上方に設けた反射電子検出器、12は二次電 子検出器 10と反射電子検出器 11に接続したア ナログ演算回路、13は偏向系9に接続した走査 制御回路、24は走査制御回路13、アナログ演 算回路12およびステージ駆動系14に接続した

このパタン欠陥検査装置においては、電子銃 7 を出発した電子ピーム8はレンズ系5および偏向 系3の作用を受けた後、ステージ15に<u>載置され</u> ている被検査マスク1.6の表面に達する。このと が減少すれば、発生率&、、∞に和は変化しない 20 き、被検査マスク16の表面状態に応じて、矢印 18で示すように2次電子が発生し、また矢印1 9で示すように反射電子が発生する。そして、二 次電子発生率δ。と反射電子発生率δ。との和をδと すると、δのエネルギ分布は第3図のようにな 線等の他の信号成分を利用することになるが、 25 る。この第3図において、低エネルギ帯域にある ビーク20は二次電子が主成分であり、また高エ ネルギ帯域にあるビーク21は反射電子が主成分 である。このようなエネルギの違いがあるので、 二次電子と反射電子とを分離して取り出すことは この発明は上述の問題点を解決するためになさ 30 既存の分析方法で充分可能である。すなわち、被 検査マスク16と二次電子検出器との間に高圧を かけて、二次電子検出器10では低エネルギの二 次電子だけを吸引するようになつており、二次電 子検出器10からは二次電子発生率なに比例した は、走査型電子ピーム鏡筒の試料が載置されるス 35 出力が得られる。これに対して、低エネルギの電 子を追い返すフィルタを持つ反射電子検出器 1 1 にはエネルギの高い反射電子のみが到達し易く、 反射電子検出器 1 1 からは反射電子発生率δ。に比 例した出力が得られる。ここで、一般に二次電子 に、上記照射によつて発生する反射電子を上記反 40 とは入射電子の非弾性的散乱により原子から発生 された電子のうち表面に達し、しかも物質の仕事 関数で決まるポテンシヤル壁を超えて試料表面か ら放出される電子を言い、二次電子発生率みは物 質表面の物理状態に大きく依存する。また、反射

電子とは弾性散乱により表面で発生する電子を言 い、反射電子発生率δεは表面物質の電子量により 決定される。したがつて、演算回路12により検 出器10、11の出力に線形演算を施すと、被検 査マスク18の表面状態に応じて線形演算の処理 結果が大きく相違するから被検査マスク16の表 面の詳細な分析が可能になる。

5

表は被検査マスク16の表面状態と検出器1 0,11の出力δε、δε、演算回路12の処理結果 ので、結果 $\delta_1 = \delta_2 - 3.5\delta_2$ であり、出力 $\delta_2 = \delta_3 + \delta_3$ である。

表面状態	出力をな	出力	結果 る。	出力
①パタンなし	1.4	0.4	0	1.8
② バタン あ り	1.4	0.2	0.7	1,6
③付着物A	1.3	0.3	0.25	1.6
④付着物B	1.6	0.2	0.9	1.8

ここで、表面にパタンが載つている所と載つて **ゝない所のそれぞれの領域では、表面状態が一様** である限り、発生率δς、δοは一定であると考えら れ、処理結果ももそれぞれの領域で一定の値を持 つ。すなわち、パタンのないケース①ではδ; = 0 であり、また<u>パタン欠陥</u>のあるケース②ではδ.= 0.7である。したがつて、パタン欠陥のない理想 域についての処理結果δ,をデータとして具有して いるならば、全く従来と同様のパタン欠陥の検査 ができることになる。さらに加えて、処理結果δί の対比によつて、パタン以外の付着物質について - ス③の付着物Aのように、従来検出器出力&が 1.6であつて、ケース②のパタンありの場合と同 じ値を示しているときには、従来装置では判別が 不可能であるのに対して、パタン、付着物Aの表 δ、δοの相違として表われ (ケース②ではそれぞ れ1.4、0.2、ケース③ではそれぞれ1.3、0.3)、処 理結果διが相違する(ケース②では0.7、ケース ③では0.25)。また、ケース④の付着物Bのよう

に、従来検出器出力δ₂が1.8であつて、ケース① のパタンなしの場合と同じ値を示しているときに も、従来装置では判別が不可能であるのに対し て、マスク本体、付着物Bの表面の物理状態、原 子量が相違していれば、発生率δς、δαの相違とし て表われ (ケース①ではそれぞれ1.4、0.4、ケー ス①ではそれぞれ1.6、0.2)、処理結果δ」が相違す る (ケース①では 0、ケース④では0.9)。さら に、ケース④の付着物Bのように、付着物質の原 δι、従来の検出器の出力δεとの関係の例を示すも 10 子量がマスクパタン物質の原子量に近い場合に は、反射電子発生率8.がケース②と等しくなり (ケース②、ケース④ともに0.2)、反射電子検出 器11のみでは検出できないが、表面の物理状態 の違いがあれば、二次電子発生率&の相違として 15 表われ (ケース②では1.4、ケース④では1.6)、 処理結果δ,が相違する(ケース②では0.7、ケー ス(4)では0.9)。このように、二次電子検出器 1 0 および反射電子検出器11を併用することによつ て、パタン欠陥検査精度を向上させることができ 20 3.

6

また、上述実施例のように構成すれば、電子ビ -ム8は電子的走査が可能なので、第2図に示す ように、被検査マスク16上の電子ピームプロー ブ走査とデータ収集を中央処理装置24によるデ 25 ータ処理系と結合した専用の走査制御回路 13を 用いて統一的に全電子的に制御することができ、 自動的に高速同期がとれることになり、パタン欠 陥検査処理能力の向上を図ることができる。

さらに、検査プローブとして最小線幅の半分程 的なマスクパタン上の考えられる全ての種類の領 30 度の大型成形ピームを用いた場合には、マスク面 上の走査回数を大幅に減らすことができ、検査を さらに高速化することができる。たとえば、第4 図では1/5サイズのスポット22に較べ大型成形 ピームのスポット23では25倍の速度でマスク面 も精度高く識別することができる。たとえば、ケ 35 上を走査することができる。なお、これによつて 失われる分解能は、たとえば第5図に示すよう に、ピームのスポット23のなかに占めるパタン 1の部分の面積の比率と、検出によつて演算され た処理結果との対比値をデータとして具有し、基 面の物理状態、原子量が相違していれば、発生率 40 準値の多値化を図ることにより計算機処理すれ ば、補償が可能である。そして、第1図に示すよ うな表面付奢物2に対するフェーズの差も、検出 器10、11の出力の線形演算の処理結果の基準 値多値化によつて対処することができる。

なお、上述実施例においては、マスクのパタン 欠陥検査装置について説明したが、 電子ピーム器 光装置を用いて直接露光された半導体ウエハや、 従来のマスク露光により製作された半導体ウエハ のパタン欠陥の検査を行なう装置にもこの発明を 適用できることは当然である。

以上説明したように、この発明に係るパタン欠 陥検査装置においては、電子ピームを電気的に偏 向することが可能であるから、検出器の出力の処 理と同期したパタン欠陥検査の全電子的制御が可 10 ある。 能となり、検査の高速度化を実現することができ る。また、表面状態を二種類の検出器で補い合う ことによつて知ることができ、かつパタン物質と 表面付着物との区別が可能となるので、パタン検 査精度が向上する。このように、この発明の効果 15 マスク、24……中央処理装置。

は顕著である。

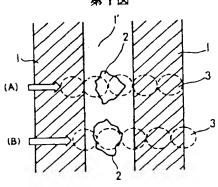
図面の簡単な説明

第1図はレーザ光スポットのマスク面上走査を 示**す説明図、第2**図はこの発明に係るマスクのパ タン欠陥検査装置の構成を示す概略図、第3図は マスク面上の電子発生率のエネルギ分布を示すグ ラフ、第4図は試験プローブのスポットを大型矩 形にした場合を示す説明図、第5図はマスクパタ ンにかかる大型矩形ピームの位相を示す説明図で

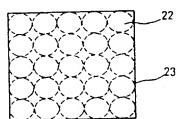
8

4 ……走査型電子ピーム鏡筒、 8 ……電子ピー ム、10……二次電子検出器、11……反射電子 検出器、12……アナログ演算回路、13……走 査制御回路、15……ステージ、16……被検査

第1図



第 4 図



第2図

